

カスタム基板受託OEM開発 (FPGA/電子回路)

弊社では長年に渡り、幅広い分野の基板設計、製造に携わってきました。

その高い技術と経験を活かし、お客様のご要望にあわせた設計受託サービスを行っております。

既存基板の部品生産中止に伴う改版設計にも対応いたします。

開発実績

フレームグラバード

画像処理メーカーとして、フレームグラバード設計に長年の実績があります。

メモリ

DDR3, DDR2, DDR, SDR,
フラッシュメモリ、
シリアルROM等

シリアル I/F

高速シリアルI/F 6Gbps, DVI,
SPI, I2C, Ethernet, CAN

カメラ I/F

CoaXPress,
Camera Link, NTSC 等

デジタル入出力

フォトカプラ, TTL, LVDS
オープンコレクタ、
シリアル I/O

PC I/F

PCI Express(Gen2), PCI,
CompactPCI, COM Express,
USB, IEEE1394, VME 等

FPGA

ALTERA社 StratixIV,
Arria V, Cyclone V 等

アナログ回路

電源、ビデオ、フィルタ、
アンプ、AD、DA

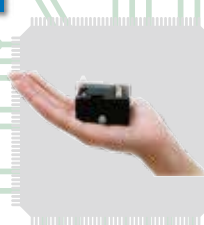
超高速・高解像度カメラ基板

高速データ転送技術CoaXPressを採用、
25Mピクセルの高解像度画像を1秒間に
72枚転送(1.8GB/S)を可能にしました。



超小型モータコントローラ基板

ドライバを内蔵したモータコントローラ
高密度実装技術により、装置の組込に
最適な小型サイズを実現



受託開発の流れ

お打合せ

設計仕様書
作成

見積

商談

設計

製造

検証

納品

本カタログの内容は予告なく変更される場合があります。2020.10 Rev.1.10



株式会社エデックリンセイシステム

<http://www.edeclinsey.jp/>

✉ E-mail:sales@edeclinsey.jp

本社 〒441-8113 愛知県豊橋市西幸町字浜池 331 番地 9

TEL:(0532)29-4133(営業) FAX:(0532)29-4130

東京営業所 〒108-0075 東京都港区港南 2-4-15 品川K Sビル 6 階

TEL:(03)5461-1943 FAX:(03)5461-1950

Frame grabber board for machine vision マシンビジョン用画像取込ボード



CoaXpress I/F PCIe Gen2 x 8
4 Link で最大 25Gbps の転送が可能なハイエンドモデル

EDCap-CX
CXP

- CXP-6 x 4 / CXP 1.1 / PoCXP 対応
- PCI Express Gen2 x 8
- FPGA を使ったカスタム画像処理対応

Camera Link I/F PCIe Gen2 x 4
FPGA を使ったカスタム画像処理対応モデル

EDCap-CLeH
CAMERA Link



- Base / Medium / Full / 80bit(Deca) x 1
- SafePower 対応 PoCL
- PCI Express Gen2 x 4
- オンボード LUT / Bayer 変換回路



Camera Link I/F PCIe Gen2 x 4
PCIe 1 スロットで 4 カメラ接続

MUCap-HD4eH
CAMERA Link

- Base x4 又は Base / Medium / Full / 80bit(Deca) x1 + Base x2
- SafePower 対応 PoCL
- PCI Express Gen2 x 4
- オンボード LUT 変換回路

Switch Full, Medium,
Base configuration freely

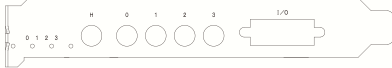
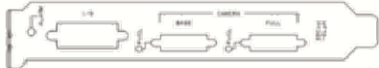
Camera Link I/F PCIe Gen1 x 4
4 種類の Base コンフィグレーションカメラを接続

MUCap-HD4e
CAMERA Link



- Base x 4
- SafePower 対応 PoCL
- PCI Express Gen1 x 4
- オンボード LUT 変換回路

株式会社エデックリンセイシステム

		
	4Linkで最大25Gbpsの 転送が可能なハイエンドモデル	FPGAを使った カスタム画像処理対応モデル
		
型式	EDCap-CX	EDCap-CLeH
カメラ I/F	CoaXPress 1.1 PoCXP対応	CameraLink PoCL SafePower対応
ポート	CXP-6(6.25Gbps) x 4	Base x1/Medium x1/ Full x1/80bit(Deca)x1
ブラケットコネクタ	DIN 1.0/2.3 x4 (カメラ用) DIN x 1 (使用不可) MDR14ピンx1 (I/O用)	SDR26ピン x2 (カメラ用) MDR14ピン x2 (I/O用)
ホストバス I/F	PCI Express x 8 (Gen2)	PCI Express x 4 (Gen2)
ROI	○ (最大32個)	
オンボードメモリ	DDR3-SODIMM 標準1GB 最大4GB	1GB DDR3-SODIMM (拡張用) 標準1GB 最大4GB
オンボード処理	LUT (4ch)	ペイヤー変換/LUT (2ch)
FPGA画像処理(カスタム対応)	○	
外部入出力	・汎用TTL 32点 ・EIA-422 入力4点、出力4点 ※トリガシャッタ、エンコーダ、 照明制御に使用可能	・汎用TTL 32点 ・EIA-422 入力5点、出力2点 ※トリガシャッタ、エンコーダ、 照明制御に使用可能
基板サイズ[mm]	111mm×182mm	111mm×167mm
対応OS(Windows)	Windows XP、Vista、7、10 (32/64bit)	
対応ソフトウェア	HALCON	HALCON、VisionPro
ベゼル面		

		
	PCIe1スロットで4カメラ接続	4種類のBaseカメラを接続可能
		
型式	MUCap-HD4eH	MUCap-HD4e
カメラ I/F	CameraLink PoCL SafePower対応	
ポート	【Mode1】 Base x4/Medium x2/Medium x1+ Base x2 【Mode2】 Base x1/Medium x1/Full x1/80bit(Deca)x1 + Base x2/Medium x1	Base x 4
ブラケットコネクタ	SDR26ピン x4 (カメラ用)	SDR26ピン x4 (カメラ用) MDR14ピン x2 (I/O用)
ホストバス I/F	PCI Express x 4 (Gen2)	PCI Express x 4 (Gen1)
ROI	○ (最大32個)	
オンボードメモリ	512MB	
オンボード処理	LUT (4ch)	
FPGA画像処理(カスタム対応)	×	
外部入出力	・汎用TTL 16点 ・EIA-422 入力7点、出力4点 ・フォトブラ 入力2点、出力 2点 ※トリガシャッタ、エンコーダ、 照明制御に使用可能	・汎用TTL 16点 ・EIA-422 入力4点 (トリガシャッタ専用) ・EIA-422 出力4点 (照明制御専用) ・EIA-422 入力3点 (エンコーダ専用)
基板サイズ[mm]	111mm×167mm	
対応OS(Windows)	Windows 7、10 (32/64bit)	Windows 7(32/64bit)
対応ソフトウェア	HALCON、VisionPro	
ベゼル面	